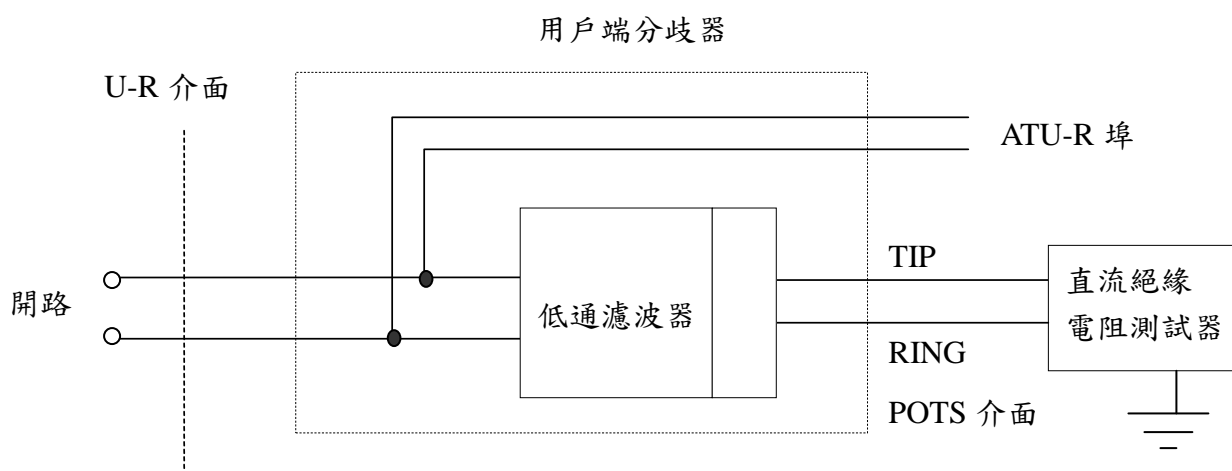
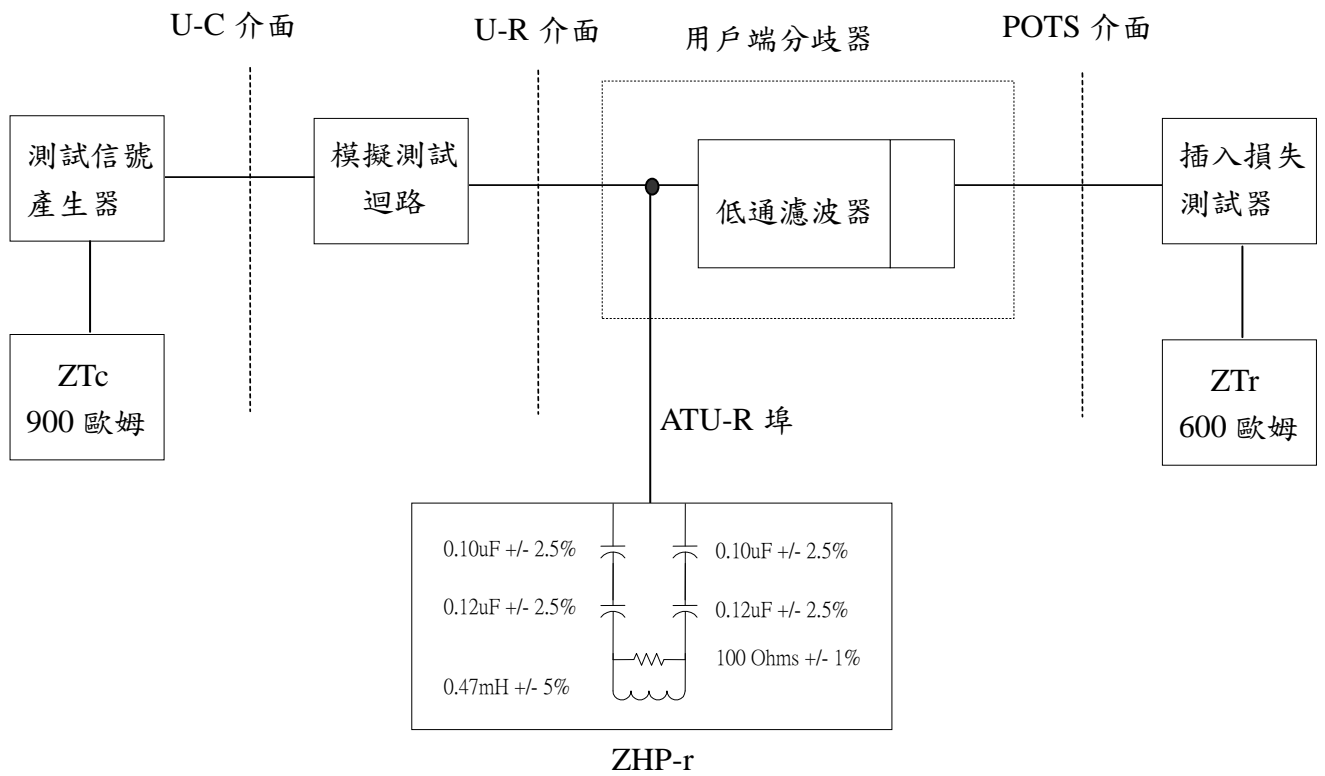


圖一 POTS 介面上 TIP 至 RING 的直流電阻測試

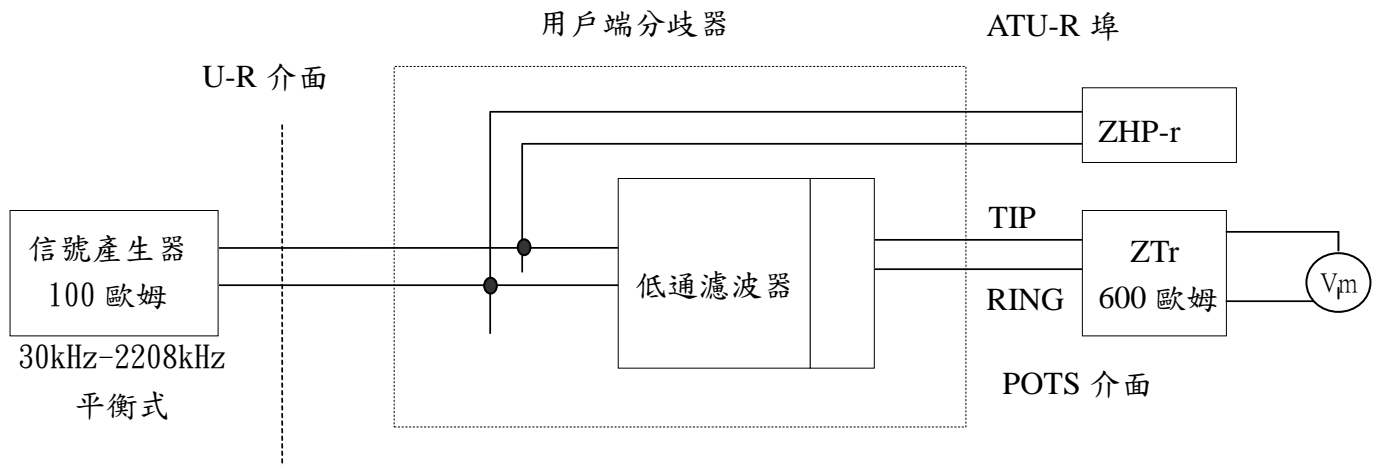


圖二 位於 POTS 介面上，TIP 或 RING 至 GROUND，或 TIP 至 RING 之直流絕緣電阻測試

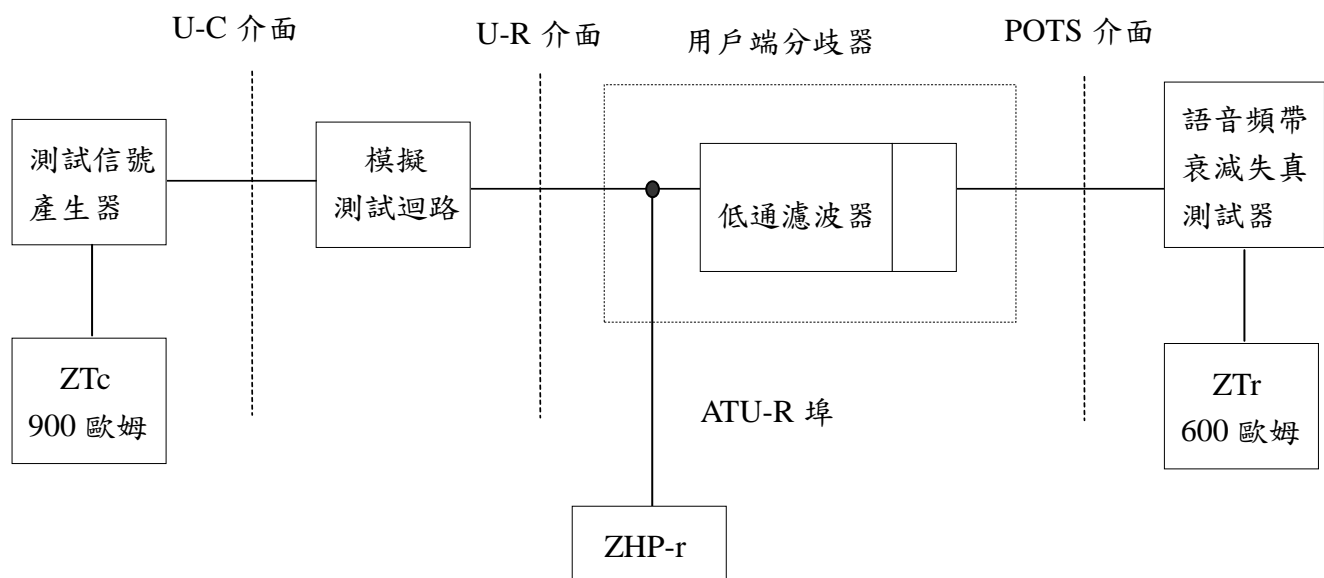


Note: ZHP-r：用戶端高通阻抗，零件規格詳如圖所示

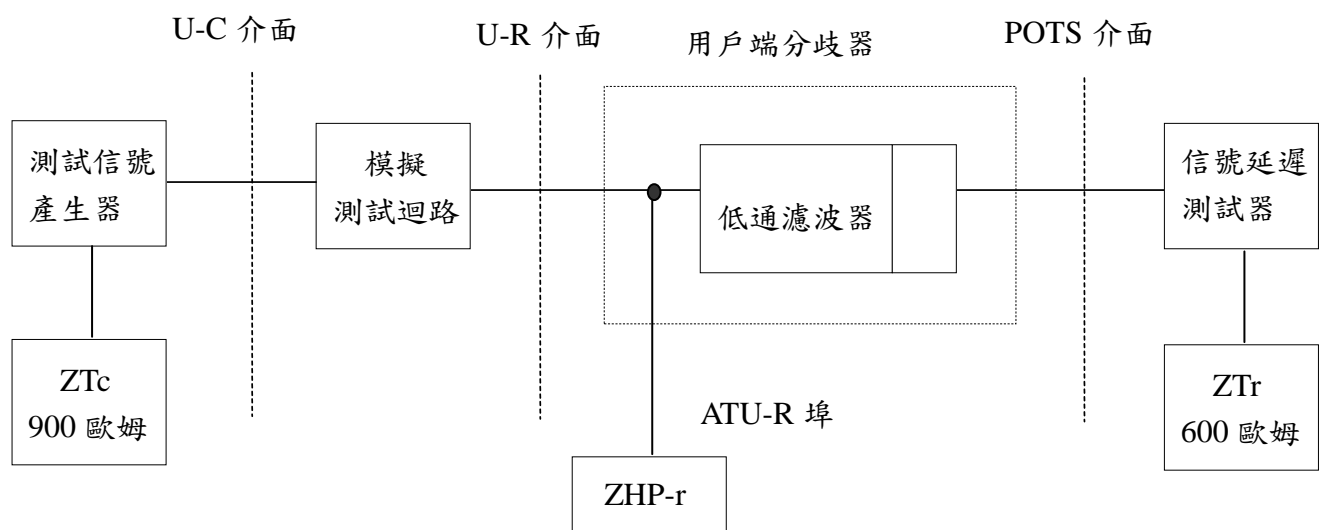
圖四 語音頻帶插入損失測試接線圖



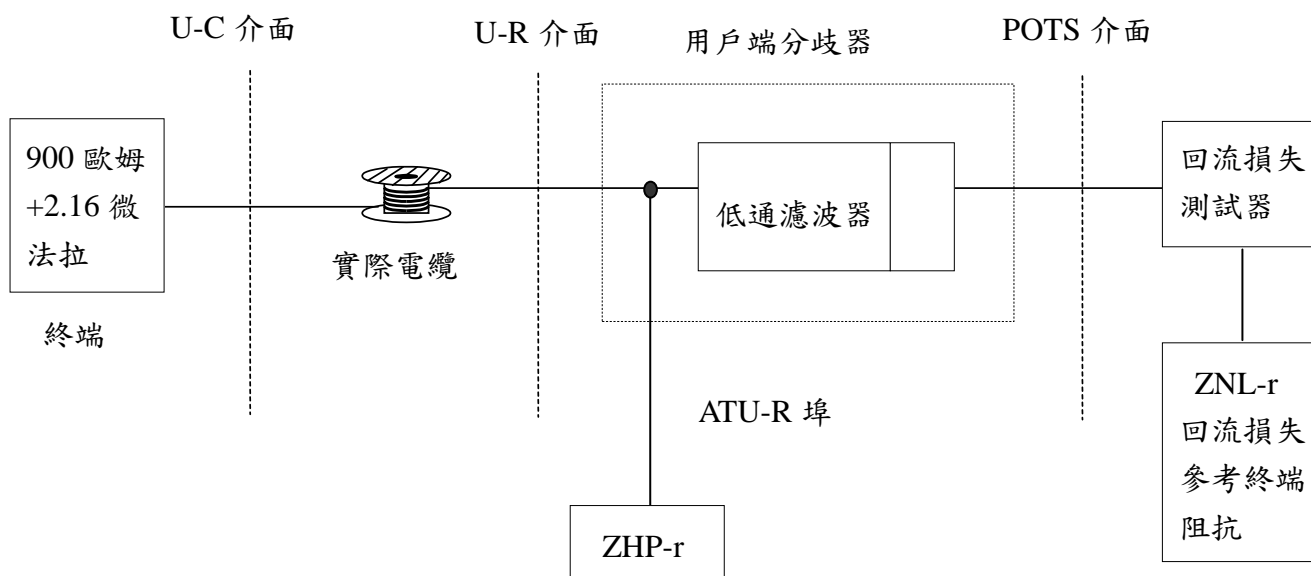
圖五 ADSL 頻帶衰減測試接線圖



圖六 語音頻帶衰減失真測試接線圖



圖七 語音頻帶延遲失真測試接線圖

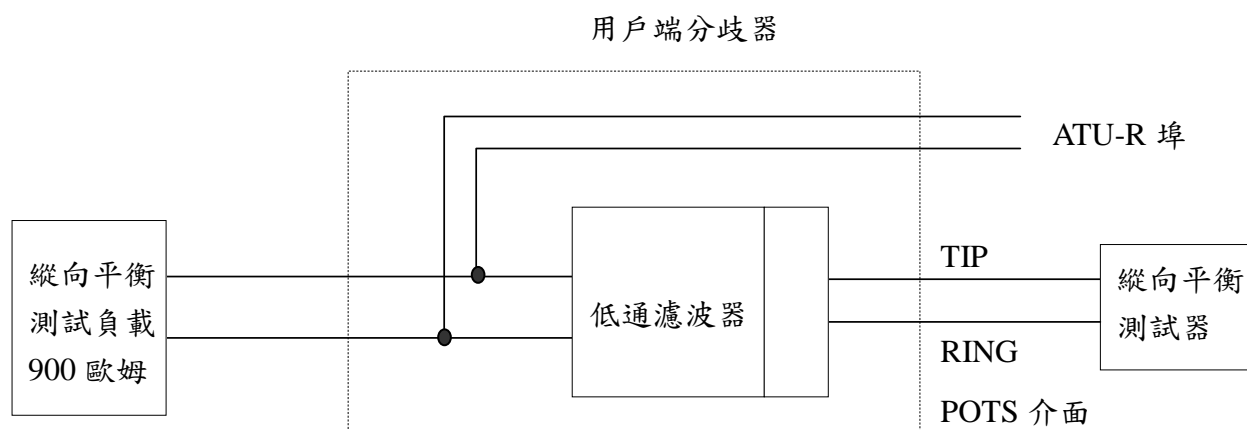


圖八 回流損失測試接線圖

備註 1：回流損失參考終端阻抗 ZNL-r 相當於從用戶端看出去的無負載迴路模型，是由 348Ω 電阻串聯 100nF 電容的組合，再並聯 1330Ω 電阻而成。

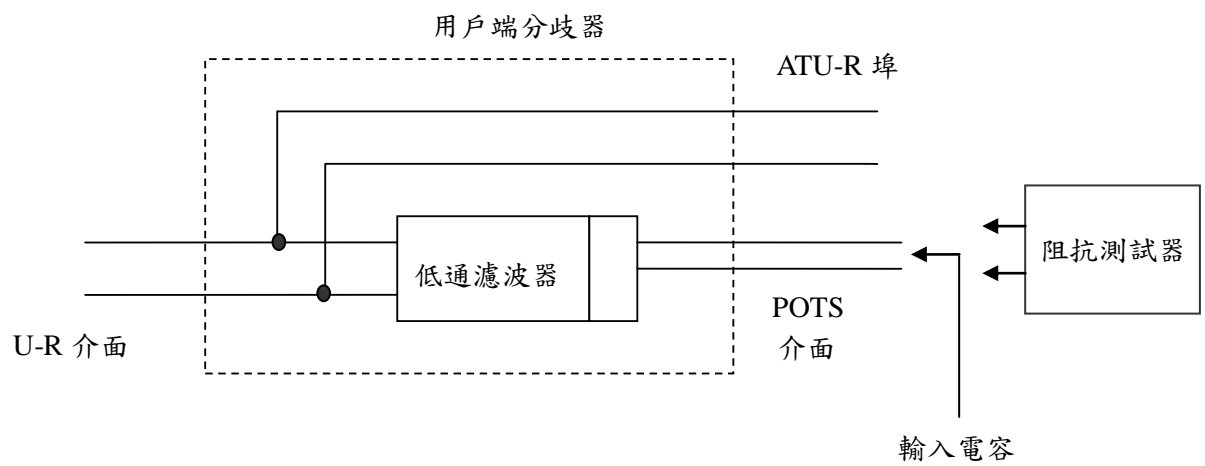
備註 2：高通阻抗 ZHP-r 相當於從電話迴路，透過用戶端分歧器所看到的 ATU-R 電路阻抗，詳細規格如圖四所示。

備註 3：實際電纜：1kft pairs of 26AWG Cable。

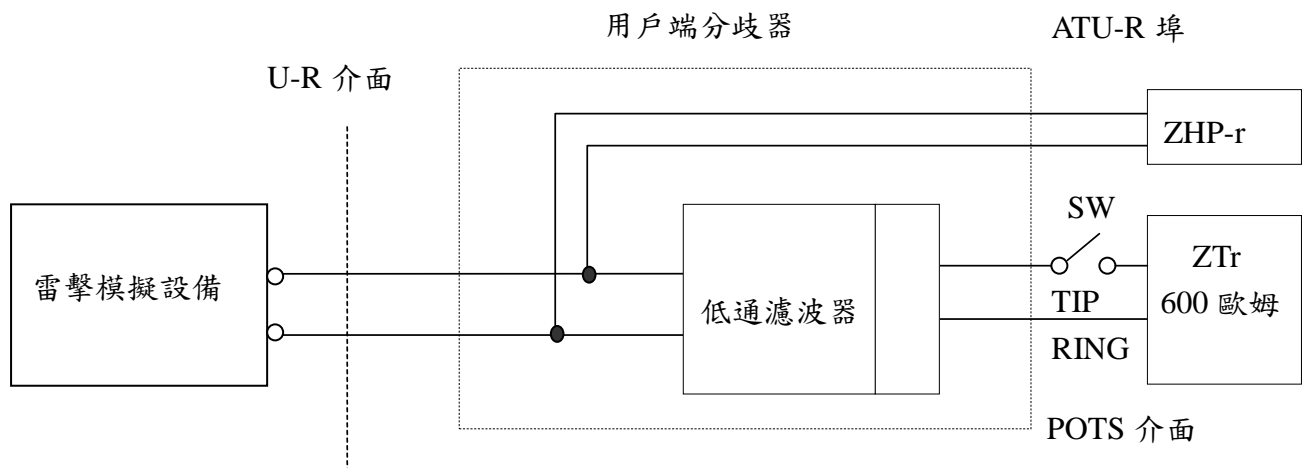


圖九 縱向平衡測試接線圖

註：輔助測試電路的縱向平衡度必須 $>77\text{dB}$ ，測試信號峰對峰值電壓不得高於 3V ，且測試時須加入 25mA 的迴路偏壓電流。



圖十 用戶迴路負載電容測試接線圖

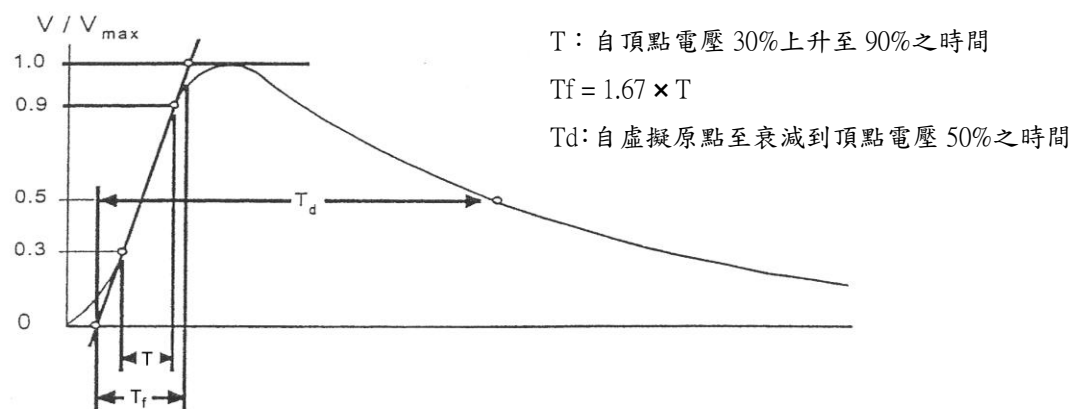


圖十一 雷擊試驗接線圖

備註：雷擊電壓波形如下圖所示

前段時間(T_f)= $1.67 \times T$ (自頂點電壓 30% 上升至 90% 之時間)。

衝擊時間(T_d)：自虛擬原點至衰減到頂點電壓 50% 之時間。



備註：雷擊電流波形如下圖所示

前段時間(T_f)= $1.25 \times T$ (自頂點電流 10% 上升至 90% 之時間)。

衝擊時間(T_d)：自虛擬原點至衰減到頂點電流 50% 之時間。

