

附表3、FR1傳導輸出功率測試方法及規範(參考3GPP 38.521-1 Table 6.2.1.4.1-1)

預設條件			
測試環境		常態	
測試頻道		低、中、高	
測試頻道頻寬		最低、中間、最高	
子載波間隔		最低、最高	
測試參數			
測試 ID	下行結構	上行結構	
	不適用	調變方式(註2)	資源區塊分配(註1)
1		DFT-s-OFDM PI/2 BPSK	Inner Full
2		DFT-s-OFDM PI/2 BPSK	Inner 1RB Left
3		DFT-s-OFDM PI/2 BPSK	Inner 1RB Right
4		DFT-s-OFDM QPSK	Inner Full
5		DFT-s-OFDM QPSK	Inner 1RB Left
6		DFT-s-OFDM QPSK	Inner 1RB Right
註1:每一資源區塊(Resource Block 簡稱 RB)分配規格結構應符合3GPP TS 38.521-1Table 6.1-1之規定。			
註2:DFT-s-OFDM PI/2 BPSK 測試僅適用於支援 half Pi BPSK 之 FR1終端設備。			