

附表 10、FR1 ACLR 測試方法及規範(參考 3GPP TS 38.521-1 Table 6.5.2.4.1.4.1-1)

預設條件						
測試環境		常態環境常態電壓				
測試頻道		低、高				
測試頻道頻寬		最低、最高				
子載波間隔		最低、最高				
頻道頻寬測試參數						
測試 ID	頻率	頻道頻寬	子載波間隔	下行結構	上行結構	
		預設	預設	不適用	調變方式(註2)	資源區塊分配(註1)
1(註3)	預設				DFT-s-OFDM PI/2 BPSK	Inner_Full
2(註3)	低頻道				DFT-s-OFDM PI/2 BPSK	Edge_1RB_Left
3(註3)	高頻道				DFT-s-OFDM PI/2 BPSK	Edge_1RB_Right
4(註3)	預設				DFT-s-OFDM PI/2 BPSK	Outer_Full
5(註4)	預設				DFT-s-OFDM PI/2 BPSK	Inner_Full
6(註4)	低頻道				DFT-s-OFDM PI/2 BPSK	Edge_1RB_Left
7(註4)	高頻道				DFT-s-OFDM PI/2 BPSK	Edge_1RB_Right
8(註4)	預設				DFT-s-OFDM PI/2 BPSK	Outer_Full
9	預設				DFT-s-OFDM QPSK	Inner_Full
10	低頻道				DFT-s-OFDM QPSK	Edge_1RB_Left
11	高頻道				DFT-s-OFDM QPSK	Edge_1RB_Right
12	預設				DFT-s-OFDM QPSK	Outer_Full
13	預設				DFT-s-OFDM 16 QAM	Inner_Full
14	低頻道				DFT-s-OFDM 16 QAM	Edge_1RB_Left
15	高頻道				DFT-s-OFDM 16 QAM	Edge_1RB_Right
16	預設				DFT-s-OFDM 16 QAM	Outer_Full
17	低頻道				DFT-s-OFDM 64 QAM	Edge_1RB_Left
18	高頻道				DFT-s-OFDM 64 QAM	Edge_1RB_Right
19	預設				DFT-s-OFDM 64 QAM	Outer_Full
20	低頻道				DFT-s-OFDM 256 QAM	Edge_1RB_Left

21	高頻道				DFT-s-OFDM 256 QAM	Edge_1RB_Right
22	預設				DFT-s-OFDM 256 QAM	Outer_Full
23	預設				CP-OFDM QPSK	Inner_Full
24	低頻道				CP-OFDM QPSK	Edge_1RB_Left
25	高頻道				CP-OFDM QPSK	Edge_1RB_Right
26	預設				CP-OFDM QPSK	Outer_Full
27	預設				CP-OFDM 16 QAM	Inner_Full
28	低頻道				CP-OFDM 16 QAM	Edge_1RB_Left
29	高頻道				CP-OFDM 16 QAM	Edge_1RB_Right
30	預設				CP-OFDM 16 QAM	Outer_Full
31	低頻道				CP-OFDM 64 QAM	Edge_1RB_Left
32	高頻道				CP-OFDM 64 QAM	Edge_1RB_Right
33	預設				CP-OFDM 64 QAM	Outer_Full
34	低頻道				CP-OFDM 256 QAM	Edge_1RB_Left
35	高頻道				CP-OFDM 256 QAM	Edge_1RB_Right
36	預設				CP-OFDM 256 QAM	Outer_Full

註1: 每一資源區塊分配規格結構應符合3GPP TS 38.521-1 Table 6.1-1規定。

註2: DFT-s-OFDM PI/2 BPSK 測試僅適用支援 half Pi BPSK 之 FR1終端設備。

註3: 針對功率等級3，操作在 TDD 具 PI/2 BPSK 調變之終端設備及具支援 powerBoosting-pi2BPSK 能力與 IE powerBoostPi2BPSK 設定為1且頻段為2500-2690MHz(n41)/3300-3570MHz(n78)之終端設備。

註4: 針對功率等級3，操作在 FDD 或 TDD 但非操作在 2500-2690MHz(n41)/3300-3570MHz(n78) 之終端設備，或 TDD 頻段操作在 3300-3570MHz(n78) 且 IE powerBoostPi2BPSK 設定為0之終端設備。